



कार्यालय प्राचार्य ,  
चन्द्रूलाल चन्द्राकर शासकीय कला व वाणिज्य महाविद्यालय धमधा  
जिला दुर्ग (छ.ग.)

Phone No. 07821-292144 , Email ID :- [dhamdhacollege@yahoo.in](mailto:dhamdhacollege@yahoo.in)

NAAC Accredited 'C' College Code 1607

धमधा दिनांक 21.10.2021

## भौतिकशास्त्र विभाग

// सूचना //

स्नातक स्तर पर बी.एस-सी. भाग तीन में अध्ययनरत छात्र-छात्राओं को सूचित किया जाता है कि शिक्षा सत्र 2021-22 की प्रोजेक्ट/सेमीनार संबंधी दिनांक 26.10.2021 में दिशा निर्देश एवं विषय दिया जायेगा ।

अतः छात्र-छात्राओं की उपस्थिति अनिवार्य है। प्रत्येक शनिवार सेमीनार/प्रोजेक्ट संबंधी प्रस्तुत करना अनिवार्य है।

विभागाध्यक्ष  
भौतिकशास्त्र विभाग

SMT. R. Mohanty,  
Asst. prof- physics.

कार्यालय प्राचार्य चन्द्रलाल चन्द्राकर शासकीय कला एवं वाणिज्य महाविद्यालय धमधा

जिला - दुर्ग (छ.ग.)

शिक्षा सत्र 2021-2022 में बी.एस.सी तृतीय वर्ष भौतिकशास्त्र

प्रोजेक्ट का विवरण



क्र	विद्यार्थी का नाम	रोल.नं.	प्रोजेक्ट का टॉपिक
1	CHIRANJ PATEL	23070070018	MICHELESON MORELY EXPT.
2	KHEMU RAM	23070070055	PHOTOELECTRIC EFFECT
3	SHAILENDRA KU. SAHU	23070070126	DEVISSON AND GERMEN'S
4	KIRAN	23070070056	GAMMA RAYMICROSCOPE/DIFFRACTION
5	NEM DAS	23070070086	SPECTRA OF BY DRAGEN ATOM
6	KEKTI	23070070054	DEUTERON ATOMS SPECTNAL LINE
7	AVINASH KU.	23070070005	ALKALI ATOMS SPECTRALINE
8	RAJENDRA	23070070102	DOUBLET FINE STRUCTURE
9	TIKENDRA KU.	93070070030	RAMAN EFFECT
10	CHUDAMANI	23070070019	ELEMENT OF SYMMETRY
11	SUNIL	23070070135	SEVEN CRYSTAL STRUCTURE
12	RAHUL KUMAR	23070070101	LANE'S EGN (DIAGRAM)
13	RUCHI SHARMA	23070070111	BNAGG'S LAW
14	EKTA YADAV	23070070039	FERMI ENERGY LEVEL DIAGRAM
15	PRAVEEN KU.	2307007095	PN JUNCTION DIODE
16	DASTGEAR ALAM	23070070025	ZENER DIODE
17	BHUPENDRA	23070070013	TUNNEL DIODE
18	PURNIMA	2307007097	LIGHT EMITTING DIODE
19	MUKESH	23070070075	SOLAR CELL
20	DIMPAL	23070070045	FET CERCUIT
21	PRATIMA	23070070094	MOSFET CHANACTERISICS
22	RAMEENA	23070010104	HOLF AND FULL WEVE REEFI
23	HULLESHWARI	23070070048	RBRIDGE RECTIFIER
24	POOJA SAHU	33070080001	PNP TRANSISTOR (CB)
25	ROSHAN	23070070109	NPN TRANSISTOR (CB)
26	SAURABH	23070070125	PNP TRANSISTOR (CF)
27	MITHELESH	23070070073	NPN TRANSISTOR (CF)
28	CHHAGAN LAL	23070070016	INDUCTOR FILTER CIRCUIT
29	DEEPAK VERMA	23070070028	L SECTION FILTER CIRCUIT
30	PRAJJAWAL	93070070017	SECTION FILTER CIRCUIT
31	RANJANA	23070070105	REGULATED POWER SUPPLY
32	DALESH	23070070023	WEIN BRIDGE OSCILLATOR
33	KIRTI	23070070057	HARTLY OSCILLATOR
34	RAHI	23070070100	DIFFERENCE BETWEEN ANALOG AND DIGITAL CIRCUIT
35	MANJUSHA	23070070070	NAD, OR AND NOT GATES
36	VEENA	23070070146	XOR AND XNOR GATE
37	SAMDEEP	23070070115	LOGIC CIRCUIT USING BOOLEAM ALGEBRA
38	SURAJ KU.	33070080013	DIGITAL TO ANALOG CONVERTER
39	SURESH	23070070136	ANALOG TO DIGITAL CONVERTER
40	DEVENDRA	23070070170	TRAMSISTER AS POWER AMPLIFIRE
41	DEVENDRA	93070070108	BH CURVE AND HYSTERESIS LOSS
42	DALESHWAR	93070070157	BRILLOUIN ZONE
43	KULESHWARI	22050070035	LORD CHAMBENS
44	SANJAY KUREE	23070070117	CLASSIFICATION OF SEVEN CRYSTAL STRUCTURE
45	YOGITA	93070070090	TUNNELDIODE



श्रीमती रश्मि मोहंती

प्रोजे.के.वर्मा





# B.Sc. 3rd Year Physics 2021-2022

 Announce something to your class... 

 **New assignment: Project**   
Posted 13 May 2021

Add class comment

 **Rashmi Mohanty**   
13 May 2021

Project work

+ 2 attachments

1 class comment

 **Rashmi Mohanty**   
25 Mar 2021

<https://meet.google.com/qoz-kwxn-tam>

Add class comment

# AND GAT OR GAT NOT GAT

**AND GAT** AND गेट में दो या दो से अधिक निवेशी सिग्नल तथा एक निर्गत सिग्नल होता है। AND गेट का निर्गत 1 तभी प्राप्त होगा जबकि सभी निवेशी 1 हों। यदि कोई भी एक निवेशी 0 हो तो निर्गत 0 होगा। यदि AND गेट में दो सिग्नल A व B हों तो निर्गत सिग्नल Y को इस प्रकार लिखते हैं -  $Y = A \cdot B$

AND GAT का प्रतीक चिन्ह



सत्यता सारणी

निवेशी सिग्नल		निर्गत सिग्नल $Y = A \cdot B$
A	B	
0	0	0
0	1	0
1	0	0
1	1	1

**OR GAT** OR गेट में दो या दो से अधिक निवेशी और निर्गत सिग्नल होता है। OR गेट में निर्गत सिग्नल तभी मिलता है जब किसी एक निवेशी सिग्नल को आरोपित किया जाता है। यदि OR गेट पर A तथा B दो निवेशी सिग्नल हैं तो निर्गत सिग्नल Y इस प्रकार होगा  $Y = A \text{ OR } B$ ,  $Y = A + B$  (जहाँ + चिन्ह का अर्थ OR है)

OR GAT का प्रतीक चिन्ह



सत्यता सारणी

निवेशी सिग्नल		निर्गत सिग्नल $Y = A + B$
A	B	
0	0	0
0	1	1
1	0	1
1	1	1

**NOT GAT** इस गेट में केवल एक

निवेशी सिग्नल तथा एक निर्गत सिग्नल होता है। इस गेट में यदि निवेशी सिग्नल

0 हो तो निर्गत सिग्नल 1 होता है तथा

निवेशी सिग्नल 1 हो तो निर्गत सिग्नल 0 होता है। यदि NOT गेट में निवेशी सिग्नल A आरोपित किया जाए तो उसका निर्गत Y निम्न प्रकार से होगा -  $Y = \bar{A}$

NOT GAT का प्रतीक चिन्ह



सत्यता सारणी

निवेशी सिग्नल	निर्गत सिग्नल
A	Y
0	1
1	0

NAME - MANJUSHA  
SC MATSRA FINALE  
2022

